**《数字电子技术》考试大纲**

第一部分 数字逻辑基础

1．数制的表示及转换；

2．逻辑代数的定律与规则；

3．逻辑函数的化简。

第二部分 逻辑门电路

1．逻辑门电路的原理及特性；

2．TTL逻辑门电路的原理及特性；

第三部分 组合逻辑电路

1．组合逻辑电路特点；

2．小规模组合逻辑电路的分析与设计；

3．常用的中规模集成电路（译码器、编码器、数据选择器、数值比较器）的原理、分析及应用设计；

4．算术运算电路及奇偶校验电路的分析与设计；

5．竞争冒险现象

第四部分 时序逻辑电路

1．时序逻辑电路特点；

2．触发器的原理及分析；

3．由触发器构成的时序逻辑电路的分析与设计；

4．常用的中规模集成电路（寄存器、计数器）的原理、分析及应用设计；

第五部分 半导体存储器和可编程器件

1．半导体存储器的分类，各类存储器的原理及存储器的扩展；

2．通用阵列逻辑GAL的原理及VHDL程序设计。

第六部分 数字系统设计基础

1．用中小规模集成电路构成的数字系统的分析与设计。

2．用超大规模集成电路CPLD或FPGA构成的数字系统的分析与设计

备注：其中重点在前五部分